

SEALSQ présentera sa plateforme hardware sécurisée résistante aux attaques Quantiques et ses Innovations en matière de design ASIC avec sa filiale IC'ALPS à Embedded World 2026



Découvrez plus d'informations et réservez votre rendez-vous :
<https://www.sealsq.com/embedded-world-2026>

Meyreuil, France –Lundi 2 Mars 2026 – SEALSQ Corp (NASDAQ : LAES) (« SEALSQ » ou la « Société »), leader mondial des solutions de sécurité, des semi-conducteurs et de cryptographie post-quantique (PQC), annonce sa participation à Embedded World 2026 aux côtés de sa filiale IC'Alps.

L'événement se tiendra au Nuremberg Exhibition Centre en Allemagne du 10 au 12 mars 2026, SEALSQ exposant au Hall 5, Stand 178. Embedded World est le salon mondial leader dédié aux systèmes embarqués, constituant un hub essentiel pour l'industrie mondiale de l'électronique embarquée. Il réunit des milliers de professionnels, d'innovateurs et de décideurs pour explorer les technologies de pointe, relever les défis émergents tels que la cybersécurité et les menaces quantiques, et faire progresser les avancées en matière de matériel sécurisé et d'identités de dispositifs fiables.

Cette année, le stand SEALSQ sera thématiqué autour de la Formule 1 et de notre partenariat officiel avec la BWT Alpine Formula One Team, symbolisant la quête de performance ultime, de précision et de confiance inébranlable — des qualités qui définissent à la fois le monde exigeant de la Formule 1 et les solutions embarquées sécurisées et prêtes pour l'avenir que nous proposons.

Points forts au Hall 5, Stand 178 :

- **Pionnier en cryptographie post-quantique (PQC) sur plateformes matérielles sécurisées**
 - **QVault TPM:** Puce de sécurité au standard “TPM” (Trusted Platform Module) défini par le TCG (Trusted Computing Group) permettant un stockage de clés isolé matériellement, un démarrage sécurisé, une attestation de dispositif et une vérification d’intégrité de la plateforme. Intégration fluide pour les passerelles industrielles, PC embarqués, dispositifs médicaux, équipements réseau, et plus encore.
 - **QS7001 :** Plateforme microcontrôleur RISC-V sécurisée intégrant une racine de confiance matérielle, des algorithmes PQC natifs (standards sélectionnés par le NIST), démarrage sécurisé, authentification et mises à jour du firmware. Optimisée pour le contrôle industriel, l’énergie intelligente, les ECU automobiles, la robotique et les dispositifs IoT/edge sécurisés.
- **Racine de confiance post-quantique & services PKI**
Identités de dispositifs ancrées dans le matériel de bout en bout, personnalisation “zero-touch”, gestion du cycle de vie des certificats, attestation continue, mises à jour OTA sécurisées et intégration avec les grands clouds (AWS IoT, Azure, Matter). Ces services permettent aux fabricants d’objets et intégrateurs de gérer à grande échelle des flottes de dispositifs tout en respectant les dernières évolutions de la réglementation en matière de sécurité digitale et post-quantique.
- **Services de conception ASIC & secure ASIC via IC’Alps**
Développement complet sur mesure d’ASIC/SoC — de la spécification d’architecture et co-design à la vérification, production (TSMC, X-FAB, etc.), tests et chaîne d’approvisionnement sécurisée.

Points forts : optimisation basse consommation, haute performance, miniaturisation, protection robuste de la propriété intellectuelle, succès first-time-right et études de faisabilité coût/performance.

Fonctionnalités sécurisées intégrées : Racine de confiance matérielle, démarrage sécurisé, IPs crypto renforcées, préparation PQC — ciblant le médical (implantables), l’automatisation industrielle, l’automobile/e-mobilité, l’énergie intelligente, les infrastructures critiques, et au-delà.

- **Preuve de Concept en Collaboration avec Lattice Semiconductor**

Grace à l’expertise unique de SEALSQ en intégration de sécurité post-quantique, cette collaboration crée une architecture TPM-FPGA unifiée qui démontre comment la sécurité post-quantique peut être embarquée au niveau matériel dans des architectures plus complexes (ici FPGA) pour renforcer significativement la sécurité .

Ce référence design illustre la capacité de SEALSQ à étendre la protection résistante au quantique sur diverses plateformes semi-conducteurs (SoC, Chiplets, FPGA etC.), accélérant l’adoption industrielle en conformité avec les standards émergents (NIST, CNSA 2.0, etc.). Démonstrations live au stand Lattice – Hall 4, Booth 528.

Rejoignez-nous Hall 5, Stand 178 pour rencontrer les équipes SEALSQ et IC'Alps, assister aux démonstrations en direct et explorer comment nos solutions peuvent sécuriser et accélérer vos designs hardware et vos projets IoT.

A propos de SEALSQ:

SEALSQ est un innovateur de premier plan dans les solutions matérielles et logicielles de technologies post-quantiques. Notre technologie intègre de manière transparente les semi-conducteurs, les infrastructures à clés publiques (PKI) et les services de provisioning, avec un accent stratégique sur le développement de cryptographie et de semi-conducteurs résistants au quantique, conçus pour répondre aux défis de sécurité urgents posés par l'informatique quantique. À mesure que les ordinateurs quantiques progressent, les méthodes cryptographiques traditionnelles telles que RSA et la cryptographie à courbes elliptiques (ECC) deviennent de plus en plus vulnérables.

SEALSQ est à l'avant-garde du développement de semi-conducteurs post-quantiques offrant une protection robuste et pérenne des données sensibles dans de nombreux domaines : jetons d'authentification multifacteur, énergie intelligente, systèmes médicaux et de santé, défense, infrastructures réseaux IT, automobile, automatisation et contrôle industriels. En intégrant la cryptographie post-quantique dans ses solutions matérielles, SEALSQ garantit à ses clients une protection durable contre les menaces quantiques, renforçant la résilience et la sécurité des systèmes critiques dans de multiples secteurs.

Pour plus d'informations sur nos semi-conducteurs post-quantiques et nos solutions de sécurité, veuillez consulter : www.sealsq.com

Déclarations prospectives

Cette communication contient, explicitement ou implicitement, certaines déclarations prospectives concernant SEALSQ Corp et ses activités. Ces déclarations portent notamment sur notre stratégie commerciale et de transaction, nos performances financières, nos résultats d'exploitation, les données de marché, ainsi que les événements ou évolutions que nous anticipons. Bien que nous estimions que ces prévisions soient raisonnables, aucune garantie ne peut être donnée quant à leur réalisation. Ces déclarations comportent des risques connus et inconnus et reposent sur des hypothèses et estimations sujettes à des incertitudes significatives, dont beaucoup échappent à notre contrôle. Les résultats réels peuvent différer sensiblement de ceux exprimés ou sous-entendus dans ces déclarations prospectives. Des facteurs importants susceptibles d'entraîner de tels écarts comprennent notamment la capacité de SEALSQ à maintenir des relations commerciales bénéfiques avec ses partenaires et clients clés, la demande du marché et les conditions du secteur des semi-conducteurs, ainsi que les contraintes réglementaires et transactionnelles, comme décrit dans les documents déposés auprès de la SEC.

SEALSQ Corp fournit cette communication à la date de publication et n'assume aucune obligation de mise à jour des déclarations prospectives qu'elle contient.

Contact presse France : M. Baghdadi - myriam.baghdadi@sparkpr.com - +33 6 36 17 90 64

SEALSQ Corp.

Carlos Moreira
Président & Directeur Général
Tel: +41 22 594 3000
info@sealsq.com

SEALSQ Relations Investisseurs

The Equity Group Inc.
Lena Cati
Tel: +1 212 836-9611
lcati@equityny.com

SEALSQ France

Bernard Vian

Directeur Général
info@sealsq.com